
EEPROM

EEPROM o **E²PROM** son las siglas de *Electrically Erasable Programmable Read-Only Memory* (ROM programable y borrable eléctricamente). Es un tipo de memoria ROM que puede ser programada, borrada y reprogramada eléctricamente, a diferencia de la EPROM que ha de borrarse mediante un aparato que emite rayos ultravioletas. Son memorias no volátiles.

Las celdas de memoria de una EEPROM están constituidas por un transistor MOS, que tiene una compuerta flotante (estructura SAMOS), su estado normal esta cortado y la salida proporciona un 1 lógico.

Aunque una EEPROM puede ser leída un número ilimitado de veces, sólo puede ser borrada y reprogramada entre 100.000 y un millón de veces.

Estos dispositivos suelen comunicarse mediante protocolos como I²C, SPI y Microwire. En otras ocasiones, se integra dentro de chips como microcontroladores y DSPs para lograr una mayor rapidez.

La memoria flash es una forma avanzada de EEPROM creada por el Dr. Fujio Masuoka mientras trabajaba para Toshiba en 1984 y fue presentada en la Reunión de Aparatos Electrónicos de la IEEE de 1984. Intel vio el potencial de la invención y en 1988 lanzó el primer chip comercial de tipo NOR.

Enlaces externos

- EEPROM ^[1] de Atmel

Referencias

[1] <http://www.atmel.com/products/Serial/>

Fuentes y contribuyentes del artículo

EEPROM *Fuente:* <http://es.wikipedia.org/w/index.php?oldid=58172326> *Contribuyentes:* Alejandrocaro35, Aleposta, Andre Engels, Antonorsi, Christiand566, CommonsDelinker, Eloy, Erin2003, Farisori, GermanX, Grudolph, Invisible Kid, JMPerez, JaoTC, Jamj2000, Josell2, Klystrode, Landriessen, Mac, Marco Regueira, Microc, Moriel, Murphy era un optimista, Museo8bits, Nanovapor9, PELOTROPO, Queninosta, Resped, Sabbut, Tralia, Xuankar, 56 ediciones anónimas

Licencia

Creative Commons Attribution-Share Alike 3.0 Unported
[//creativecommons.org/licenses/by-sa/3.0/](http://creativecommons.org/licenses/by-sa/3.0/)
